



BUS-Belegung: SpeedMaster 5.3  
=====

VIDEO-Slot's

Über die BUS-Stecker **VG1 - VG3** haben Sie die Möglichkeit, das System Ihren Wünschen entsprechend selbst zu erweitern.

Für die BUS-Belegung der **VG-Leisten VG1 - VG3** ergibt sich, von oben gesehen, folgendes Bild:

Reihe A		Reihe C	
=====		=====	
PIN	Belegung	PIN	Belegung
1	+ 12 Volt	1	Masse
2	(R) WAITHOLD2	2	GA00
3	AMUX	3	GA01
4	HON	4	GA02
5	GRAPHIC	5	GA03
6	VIDEO	6	GA04
7	ENABLE	7	GA05
8	32CH	8	GA06
9	LATCH	9	GA07
10	SHIFT	10	GA08
11	(T) (Z) RFSH	11	GA09
12	(T) (Z) CLOCK	12	GA10
13	(R) HGRVID	13	GA11
14	SYSRES	14	GA12
15	(T) (Z) MREQ	15	GA13
16	(T) (Z) OUT	16	(T) (Z) D0
17	(R) WAITHOLD	17	(T) (Z) D1
18	(Z) WAIT	18	(T) (Z) D2
19	VERT	19	(T) (Z) D3
20	10M	20	(T) (Z) D4
21	HORT	21	(T) (Z) D5
22	(T) (Z) WR	22	(T) (Z) D6
23	(T) (Z) RD	23	(T) (Z) D7
24	(T) (Z) A0	24	(T) (Z) A15
25	(T) (Z) A1	25	(T) (Z) A14
26	(T) (Z) A2	26	(T) (Z) A13
27	(T) (Z) A3	27	(T) (Z) A12
28	(T) (Z) A4	28	(T) (Z) A11
29	(T) (Z) A5	29	(T) (Z) A10
30	(T) (Z) A6	30	(T) (Z) A9
31	(T) (Z) A7	31	(T) (Z) A8
32	- 5 Volt	32	+ 5 Volt

Achtung:  
=====

Alle mit (Z) gekennzeichneten PIN's sind Z-80 oder nach ZILOG Spezifikationen abgeleitete Signale (Output: TTL-Pegel, Input: je nach Type).

Alle mit (T) gekennzeichneten PIN's können mittels des Signals ENABLE in den TRI-State Bereich gebracht werden.

Alle mit (R) gekennzeichneten PIN's sind reserviert und sollten nicht benutzt werden.

In den Slot's VG1 - VG3 müssen die Karten VIDEO 1.2 und GRAPHIC 1.5 stecken. Die Karten werden in den Slot's VG4 - VG13 zerstört !!!

BUS-Belegung: SpeedMaster 5.3  
=====



GENERAL-Slot's

Über die BUS-Stecker **VG4 - VG13** haben Sie die Möglichkeit, das System Ihren Wünschen entsprechend selbst zu erweitern. Darüber hinaus bieten wir Ihnen auch Zusatzkarten aus unserer Fertigung an (Real-Time Clock, SOUND-Karte etc.).

Für die BUS-Belegung der **VG-Leisten VG4 - VG13** ergibt sich, von oben gesehen, folgendes Bild:

Reihe A =====			Reihe C =====		
PIN		Belegung	PIN		Belegung
1		+ 12 Volt	1		Masse
2		CPM	2		- 12 Volt
3		ROM	3		HI/LO
4		HON	4		37EORD
5		GRAPHIC	5	(R)	37E4RD
6		VIDEO	6		37ECRD
7		ENABLE	7		37EOWR
8		32CH	8	(R)	37E4WR
9	(R)	CASEN	9		37ECWR
10	(Z)	M1	10		FAST
11	(T) (Z)	RFSH	11		WRP12K
12	(T) (Z)	CLOCK	12		PLUS
13	(T) (Z)	IOREQ	13		SLOW
14		SYSRES	14		NMI
15	(T) (Z)	MREQ	15	(R)	WAITREQ
16	(T) (Z)	OUT	16	(T) (Z)	D0
17	(R)	WAITHOLD	17	(T) (Z)	D1
18	(Z)	WAIT	18	(T) (Z)	D2
19	(Z)	INT	19	(T) (Z)	D3
20		10M	20	(T) (Z)	D4
21	(T) (Z)	IN	21	(T) (Z)	D5
22	(T) (Z)	WR	22	(T) (Z)	D6
23	(T) (Z)	RD	23	(T) (Z)	D7
24	(T) (Z)	A0	24	(T) (Z)	A15
25	(T) (Z)	A1	25	(T) (Z)	A14
26	(T) (Z)	A2	26	(T) (Z)	A13
27	(T) (Z)	A3	27	(T) (Z)	A12
28	(T) (Z)	A4	28	(T) (Z)	A11
29	(T) (Z)	A5	29	(T) (Z)	A10
30	(T) (Z)	A6	30	(T) (Z)	A9
31	(T) (Z)	A7	31	(T) (Z)	A8
32		- 5 Volt	32		+ 5 Volt

Achtung:

=====

Alle mit (Z) gekennzeichneten PIN's sind Z-80 oder nach ZILLOG Spezifikationen abgeleitete Signale (Output: TTL-Pegel, Input: je nach Type).

Alle mit (T) gekennzeichneten PIN's können mittels des Signals ENABLE in den TRI-State Bereich gebracht werden.

Alle mit (R) gekennzeichneten PIN's sind reserviert und sollten nicht benutzt werden.

Die Karten VIDEO 1.2 und GRAPHIC 1.5 dürfen nicht in die Slot's VG4 - VG13 gesteckt werden. Zerstörungsgefahr !