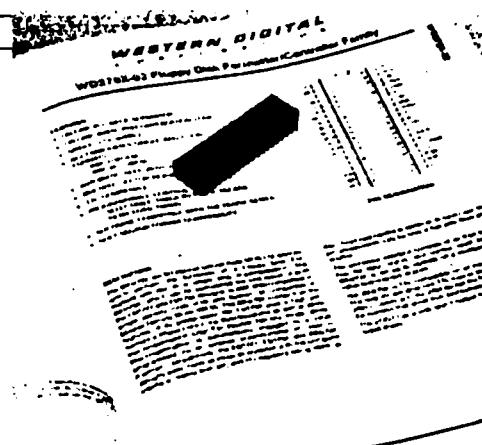


Rolf Keller

Der Floppy-Disk-Controller-Chip WD2797 von Western Digital übertrumpft andere Bausteine ähnlicher Art durch seine integrierten Schaltungsteile für Datenseparation und Schreib-Vorkompensation. Damit werden einige Bauelemente bei der äußeren Beleuchtung eingespart, und man kommt mit der 'unberechenbaren' Analogtechnik kaum noch in Berührung. Der 2797 wird zum Beispiel im c't 86 und im c't 68000 eingesetzt.



## Floppy-Disk-Controller WD2797

Der 2797 ist ein Mitglied der Bausteinfamilie 279x, die ihrerseits eine (softwarekompatible) Weiterentwicklung der verbreiteten Familie 179x ist. Behandelt wird hier nur der Typ 2797, die anderen Typen unterscheiden sich davon geringfügig. Zur Klärung dieser Unterschiede sollte man das Datenblatt zu Rate ziehen, wenn es um die letzten Feinheiten geht.

Alle Typen der Familie 279x können 8"- und 5,25"-Laufwerke und dazu kompatible Mikrofloppy-Laufwerke in Single und Double Density ansteuern. Dabei können alle verbreiteten IBM-ähnlichen Datenträger benutzt werden.

### Beschaltung

Bild 1 zeigt die Pinbelegung des 2797, geordnet nach Funktionsgruppen. Die auf dem Chip integrierten Analogschaltungen für Datenseparation und Schreib-Vorkompensation benötigen einige Bauteile für den Abgleich (Bild 1 links unten). Bei der Aktivierung des Eingangs TEST kann der Abgleich ohne Umstände in der betriebsbereiten Schaltung erfolgen.

Die Laufwerksignale können in der Regel direkt mit den Pins der ICs verbunden werden, die die gleiche Signalbezeichnung tragen. Besondere Beachtung verdienen die Signale HLT (Head Load Timing = Kopf-

aufsetzzeit) und READY. HLT teilt dem 2797 mit, daß die Beruhigungszeit nach dem Aufsetzen des Kopfes abgelaufen ist. Die meisten Laufwerke stellen dieses Signal nicht zur Verfügung; man muß es dann mit einem Zeitglied erzeugen. Das Signal READY soll die Lese-/Schreib-Bereitschaft des Laufwerks anzeigen, das heißt Diskette eingelegt, Tür geschlossen und Solldrehzahl erreicht. Meistens liefern 5,25"-Laufwerke dieses Signal nicht. Vielfach sieht man Schaltungen, die die Signale HLT und READY nicht unter allen Bedingungen (zum Beispiel beim Umschalten zwischen zwei Laufwerken) korrekt erzeugen. Dieser Fehler bleibt oft unerkannt, da der 2797 einen Lese-/Schreib-Vorgang erst nach fünf Plattenumdrehungen abbricht. Diese Zeit ist gewöhnlich länger als die Hochlaufzeit des Motors und die Beruhigungszeit beim Kopfaufsetzen, so daß am Ende meist alles gutgeht. Tatsächlich funktioniert es daher sogar, wenn man HLT und READY fest auf High-Pegel legt, aber empfehlenswert ist dieses Verfahren nicht:

Der Eingang DDEN des ICs dient zum Umschalten auf Double-Density-Betrieb, der Eingang ENP zum Einschalten der Schreib-Vorkompensation. Mit dem Eingang 3/8 kann man zwischen 5,25"- und 8"-Laufwerken wählen, muß aber

gleichzeitig den Takt  $\Phi$  umschalten (1 MHz bei 5,25", 2 MHz bei 8"). MR ist der Reset-Eingang des Bausteins.

Die fünf adressierbaren Register des Bausteins werden wie folgt angesprochen:

CS	A1	A0	RE	WE
0	0	0	Status	Befehl
0	0	1	Spur	Spur
0	1	0	Sektor	Sektor
0	1	1	Daten	Daten

Der Ausgang DRQ (Data Request = Datenanforderung) kann bei reinem Polling-Betrieb unbenutzt bleiben, ansonsten wird er mit einem DMA-Baustein oder über eine Zusatzlogik mit dem WAIT-Eingang der CPU verbunden. Voll DMA-fähig ist der 2797 allerdings nicht: Ihm fehlt dazu ein DMA-Acknowledge-Eingang. Alternativ kann man den Ausgang DRQ auch als Interrupt-Ausgang (Daten-Interrupts) betrachten.

Der Ausgang INTRQ (Interrupt Request = Interrupt-Anforderung) kann beim Polling ebenso unbenutzt bleiben. Sein Hauptzweck ist es, beim DMA-Betrieb das Befehlsende zu melden. Im Fehlerfall würde der DMA-Baustein sonst 'ewig' auf Daten warten.

Leider 'kennt' der 2797 nur ein einziges Laufwerk, das heißt, er hat nur für dieses eine 'Drive'

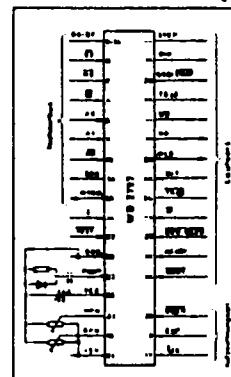


Bild 1: Pinbelegung des WD2797, geordnet nach Funktionsgruppen

Anschnülpins und interne Register. Um mehrere Laufwerke anschließen zu können, ist ein zusätzlicher Ausgabeport nötig, mit dem diese selektiert werden können. Mit den übrigen Portbits kann man dann gleich die Signale DDEN, ENP, 3/8 und am besten auch MR per Software steuern.

### Programmierung

Die möglichen Befehle (Tabelle 1) sind in vier Typen eingeteilt. Der Befehl 'Interrupt' nimmt eine Sonderstellung ein. Befehle der Typen 1 bis 3 erteilt man einfach durch Schreiben des entsprechenden Codes in das Befehlsregister. Dies darf aber nur dann geschehen, wenn der 2797 gerade nichts zu tun hat (BUSY-Bit im Statusregister = 0). Die Spur- und Sektorregister müssen vor der Ausgabe des Befehls geladen werden, sofern die Werte für die Ausführung des Befehls benötigt werden. Falls man mit mehreren Laufwerken arbeitet, muß man beim Wechsel auf ein anderes Laufwerk Spur- und Sektorregister entsprechend umladen, da der 2797 diese Werte nur für ein Laufwerk speichern kann. Die Befehlsbearbeitung beginnt mit dem Setzen des Statusregisters. Der Baustein setzt das BUSY-Bit, loscht die Fehlerbits und aktualisiert die übrigen Bits gemäß Tabelle 2 beziehungsweise 3. Dabei ist wichtig, daß die Statusbits 0 und 7

Bit	Typ	Inhalt	Aktion
7 6 5 4 3 2 1 0			
0 0 0 0 K P R1 R0	1	Nullsetzung Suchen	Positionieren auf Spur 0 Positionieren auf Spur 0: Datensregister = x, Spurregister = aktuelle Spur Positionieren auf Nachbarspur: Richtung wie beim letzten Positioniervorgang Spur vor Spur zurück
0 0 1 A K P R1 R0	1	Spur vor Spur zurück	Positionieren auf Nachbarspur Positionieren auf nächsten Spur
0 1 0 A K P R1 R0	1		
0 1 1 A K P R1 R0	1		
1 0 0 M L W S 0	2	Sektor lesen	Sektor x der aktuelle Spur lesen: Spurregister = x Kopf muss genügt Spur- register positioniert sein Sektor x der aktuelle Spur lesen: Kopf muss genügt Spur- register positioniert sein
1 0 1 M L W S AM	2	Sektor schreiben	
1 1 0 0 W S 0	3	Adresseßtellen	Nächster vorliegenden Sektor adressieren Gesamte aktuelle Spur transparent lesen
1 1 1 0 0 W S 0	3	Spur lesen	Gesamte aktuelle Spur transparent lesen
1 1 1 1 0 W S 0	3	Spur formatieren	Gesamte aktuelle Spur formatieren
1 1 0 1 10 12 11 10	4	Interrupt	siehe Text
Bedeutungen zu den Befehlen			
X	(Kopf)	1: Zu Beginn des Befehls den Kopf aufsetzen 0: Zu Beginn des Befehls den Kopf abnehmen	
P	(Prüfung)	1: Nach Erreichen des Zielpunkts wird automatisch durch Lesen der Adresseßtellen auf die Platte geprüft, ob es sich wirklich um die gewünschte Spur handelt, deren Nummer im Spurregister steht. 0: Keine Prüfung	
A	(Adresseßtellen)	1: Das Spurregister wird bei Positioniervorgängen automatisch aktualisiert (wiedergeben). 0: Spurregister bleibt unverändert	
M	(Mehrere Sektoren)	1: Sektoren mit dem vorgegebenen Sektor werden automatisch Sektoren mit den nachstehenden Nummern so lange bearbeitet, bis das Spurende erreicht ist. 0: Nur der eine vorgegebene Sektor wird bearbeitet	
W	(Wartezeit)	1: Nach Aktivierung des Ausgangs HLD (nicht notwendig) steht eine Wartezeit (15 ms bei 8°, 10 ms bei 3.2°) ab, bevor erneut der Eingang HLT (nicht ist aufgesetzt) angedragt wird. 0: Keine Wartezeit	
S	(Sektorwahl)	1: Sektor 1 ansetzen 0: Sektor 0 ansetzen	
AD	(Adresseßtellen)	1: Adresseßtelle SFS schreiben (normal dazu address mark) 0: Adresseßtelle SFS schreiben (normal dazu address mark), dies ist bei den meisten Betriebssystemen der Normalfall	
L	(Länge eines Sektors)	Kodierung im Adresseßtellen: 00 01 10 11 L=0: 256 512 1024 128 L=1 bei IBM Formel L=1 128 256 512 1024	
R	(Schreibrichte Nr Spurwechsel)	01 RD 00 0 4 ms 0 1 12 ms 1 0 20 ms 1 1 30 ms Die angegebenen Zeiten gelten für 5.25°. Bei 8° halbieren auch die Zeiten	
I	(Interruptanforderung)	10: Wechselt nicht READY → READY 11: Wechselt READY → HIGH READY 12: Inhalt: Impuls 13: akutiger Interrupt	All Interrupts werden quittiert durch Lesen des Statusregisters

Tabelle 1. Übersicht über die Befehle des FDC 2797

zu jedem Zeitpunkt dieselbe Bedeutung haben; bei den Bits 1 bis 6 ist das nicht der Fall.

Nach der Ausgabe eines Befehls muß man mit dem Auslesen des Statuswortes etwas warten (max. 56 µs): Der Chip 'denkt' nicht so schnell. Ansonsten kann aber das Statusregister zu jedem Zeitpunkt gelesen werden.

Ist die Ausführung eines Befehls beendet, so wird das BUSY-Bit wieder gelöscht. Trat während der Ausführung

des Befehls ein Fehler auf, ist das jeweilige Fehlerbit im Statusregister gesetzt.

#### Datentransfer

Weil der 2797 nur ein oder zwei Datenbytes intern speichern kann, muß er jedes Byte von beziehungsweise zur Diskette synchron zu deren Drehzahl abgenommen beziehungsweise geliefert bekommen. Dies geschieht durch Lesen/Schreiben des Datenregisters. Der 2797 fordert dazu pro Byte einmal

auf, indem er das DRQ-Bit (Data Request = Datenanforderung) im Statusregister (Tabelle 3) setzt. Der Ausgangspin DRQ zeigt diese Anforderung ebenfalls an. Die DRQ-Anforderung wird beim Zugriff auf das Datenregister automatisch wieder gelöscht. Die maximal zulässige Reaktionszeit beträgt beim Schreiben 11,5 µs (8° DD), 23,5 µs (8° SD/5,25° DD) oder 47 µs (5,25° SD). Um hier mithalten zu können, ist ein schnelles Programm (Polling unter Interrupt-Sperre) oder Zusatzhardware (zum Beispiel DMA mit Hilfe des DRQ-Pins) erforderlich. Wird die Zeit 'verpäßt', so ist Datenverlust die Folge. Der 2797 setzt dann das Fehlerbit 2 im Statusregister (Tabelle 3).

#### Interrupts

Nach der Ausführung jedes Befehls (mit Ausnahme eines 'Interrupt'-Befehls mit 13 = 0) aktiviert der 2797 seinen INTRO-Ausgang. Dabei ist es gleichgültig, ob der Befehl erfolgreich ausgeführt wurde oder nicht. Eine Interrupt-Sperre ist nicht möglich.

Zusätzlich kann man noch mit Hilfe eines 'Interrupt'-Befehls weitere Interrupt-Bedingungen vorgeben (Tabelle 1). Der Befehl 'SD1' bewirkt zum Beispiel, daß dann ein Interrupt erzeugt wird, wenn der Pegel am READY-Eingang von high auf low wechselt. '13 = 1' löst sofort einen Interrupt aus. Damit kann man den Durchlauf der Interrupt-Routine erzwingen, wenn das programmtechnisch erforderlich ist.

Alle Interrupts werden quittiert durch Lesen des Statusregisters

oder durch Schreiben in das Befehlsregister. Ein durch '13 = 1' ausgelöster Interrupt kann jedoch nur durch den 'Interrupt'-Befehl 'SD0' quittiert werden.

Eine zweite Wirkung des 'Interrupt'-Befehls ist es, daß er die Ausführung jedes anderen Befehls unmittelbar abbricht. Dies ist möglich, weil der 'Interrupt'-Befehl der einzige Befehl ist, der ausgegeben werden darf, während ein anderer in Bearbeitung ist (BUSY = 1).

Um es ganz kompliziert zu machen, beeinflußt der 'Interrupt'-Befehl auch noch das Statusregister. War gerade ein anderer Befehl in Bearbeitung, so wird nur das BUSY-Bit auf null gesetzt, die übrigen Bits bleiben erhalten. War aber der 2797 gerade nicht 'beschäftigt', so wechselt das Statusregister in den Zustand, den es nach der Ausführung eines Befehls vom Typ 1 hat (Tabelle 2).

#### Verwendung der Befehle

Vor jedem Datenzugriff muß der Kopf des Laufwerks auf die gewünschte Spur gestellt werden. Dazu sind die Befehle des Typs 1 (Positionierbefehle) bestimmt. Für einen 'normalen' Disk-Treiber benötigt man davon nur die Befehle 'Nullstellung' und 'Suchen'.

Vor der Ausgabe des Befehls 'Suchen' muß das Spurregister die Nummer der Spur enthalten, auf der der Kopf gerade steht. Nach dem Einschalten und nach Fehlern ist das nicht unbedingt der Fall. Man gibt dann zunächst den Befehl 'Nullstellung'. Dabei werden so lange Schritte in Richtung Spur

00	7	Laufwerk nicht READY
0	6	Das Bit zeigt den invertierten Zustand des READY-Eingangs.
0	5	Diskette schreibgeschützt
0	4	Das Bit zeigt den invertierten Zustand des WPRT-Eingangs.
0	3	Kopf aufgesetzt
0	2	Das Bit zeigt an, daß die Signale HLD und HLT auf High-Pegel liegen.
0	1	Positionierfehler
0	0	Das Bit zeigt an, daß nach der Ausführung eines Befehls mit gesetztem P-Bit der Kopf nicht auf der richtigen Spur steht.
1	7	Prüfsummenfehler
1	6	Das Bit zeigt an, daß bei der Prüfung nach einem Befehl nur gesetztem P-Bit ein Sektor-Adresseßtelle mit falscher Information gefunden wurde.
1	5	Spur 00
1	4	Das Bit zeigt den invertierten Zustand des TREQ-Eingangs.
1	3	Index Impuls
1	2	Das Bit zeigt den invertierten Zustand des IP-Eingangs.
1	1	Baustein BUSY
1	0	Das Bit zeigt an, daß der Baustein gerade mit der Ausführung eines Befehls beschäftigt ist.

Tabelle 2. Statusregister nach Befehlen vom Typ 1

Ba	
7	Laufwerk nicht READY Das Bit zeigt den invertierten Zustand des READY-Eingangs.
6	Diskette schreibgeschützt Nur bei den Befehlen 'Sektor schreiben' und 'Spur formatieren', sonst 0.
5	Art der Adressmarke Nur bei Befehl 'Sektor lesen', sonst 0. Das Bit zeigt an, welche Daten Adressmarke gelesen wurde. 0: Adressmarke SFB (normal data address mark); 1: Adressmarke SFA (deleted data address mark).
4	Sektor nicht gefunden Nur bei den Befehlen 'Sektor lesen', 'Sektor schreiben' und 'Adressfeld lesen', sonst 0. Das Bit zeigt an, daß der Baustein kein Sektor-Adressfeld mit passendem Sektor- Spur- und Seitennummer einschließlich korrekt Prüfsumme gefunden hat.
3	Prüfsummen-Fehler Nur bei den Befehlen 'Sektor lesen', 'Sektor schreiben' und 'Adressfeld lesen', sonst 0. Das Bit zeigt an, daß der Baustein anhand der Prüfsumme einen Fehler auf der Platte erkannt hat. Ist BK 4 ebenfalls gesetzt, so lag der Fehler in einem Sektor-Adressfeld, andernfalls in einem Datenfeld.
2	Datenverlust Das Bit zeigt an, daß der Baustein nach einer Anforderung über das Statusbit 1 nicht rechtmäßig (Schrifttum mit der Umdrehung der Diskette) durch Lesen bzw. Schreiben des Datenregisters bedient wurde.
1	Datenanforderung Das Bit fordert zum Lesen des nächsten Datenbytes (nach Lesebefehlen) aus dem Datenregister bzw. zum Schreiben des nächsten Bytes (nach Schreibbefehlen) in das Datenregister auf.
0	Baustein BUSY Das Bit zeigt an, daß der Baustein gerade mit der Ausführung eines Befehls beschäftigt ist.

Tabelle 3. Statusregister nach Befehlen von Typ 2 und 3

00 ausgelöscht, bis das Signal TR00 (vom Endschalter des Laufwerks) das Erreichen von Spur 00 meldet. Damit ist die aktuelle Position des Kopfes bekannt; der 2797 selbst setzt sein Spurregister auf 00.

Vor der Ausgabe des Befehls 'Suchen' lädt man die Nummer der zu suchenden Spur in das Datenregister. Der Baustein vergleicht sie mit der Nummer der momentanen Spur im Spurregister und führt so viele Schritte in der richtigen Richtung aus, bis die gewünschte Spur erreicht ist. Damit steht im Spurregister dann auch die Nummer der neuen, nunmehr aktuellen Spur.

Jedes Laufwerk verträgt nur eine bestimmte Schrittgröße und kommt 'aus dem Tritt', wenn man sie überschreitet. Deshalb müssen die Bits R1 und R0 bei jedem Positionierbefehl korrekt gesetzt werden.

Nach einem Positionierbefehl folgt sinnvollerweise ein Schreib- oder Lesebefehl, für den der Kopf aufgesetzt sein muß. Um die Beruhigungszeit beim Aufsetzen zu sparen, kann man den Kopf mit Hilfe des 'K-911' schon zu Beginn des Suchens aufsetzen. Das Setzen des 'P-Bits' ist meist nicht sinnvoll, da die Ausführung der Prüfung Zeit kostet. Bei den Befehlen des Typs 2 wird außerdem die Spurnummer automatisch kontrolliert.

### Datenzugriff

Das Schreiben und Lesen eines Sektors wird durch die Befehle des Typs 2 ermöglicht. Zuvor muß der Kopf auf die gewünschte Spur gestellt worden sein. Vor der Befehlausgabe lädt man das Sektorregister mit der gewünschten Seitennummer. Das Spurregister steht meist wegen des vorangegangenen Positionierbefehls schon richtig. Zu Beginn wählt der 2797 über den Ausgang SSO (Side Select Output = Seitenwahl) die durch das 'S-Bit' vorgegebene Plattenseite an und setzt den Kopf auf. Dann liest er die Spur (auch bei 'Sektor schreiben') so lange, bis ein Sektoradresfeld erscheint, das die richtige Spur-, Sektor- und Seitennummer einschließlich korrekter Prüfsumme (CRC) enthält. Falls der Controller innerhalb von fünf Plattenumdrehungen kein passendes Sektoradresfeld findet, bricht er ab und setzt das Fehlerbit 4 (zusätzlich auch Bit 3) im Statusregister. Dieser Fehler kann durch schlechte Positionierung verursacht worden sein. Ein 'defensives' Programm wird deshalb 'Nullstellung' und 'Suchen' befehlen und dann einen neuen Versuch starten.

Im Normalfall wird ein passendes Sektoradresfeld gefunden, und der 2797 wartet auf den Beginn des folgenden zugehörigen

Datenfeldes, um direkt mit dem Schreiben beziehungsweise Lesen zu beginnen (DRQ-Anforderung). Die Länge des Sektors (Anzahl der Datenbytes) ist beim Formatieren der Diskette festgelegt worden; der Baustein findet diese Angabe (Tabelle 1, L-Bit) im Sektoradresfeld.

### Adressfeld lesen

Der Befehl 'Adressfeld lesen' liest das nächste in der momentanen Spur am Kopf vorbeilaufende Sektoradresfeld und liefert seinen Inhalt (6 Byte: Spur-, Seiten-, Sektornummer, Sektorlänge, Prüfsumme, davon) als Daten ab. Im Normalfall kann man damit nicht alzuviel anfangen. Eine Anwendung wäre zum Beispiel ein schnelles 1:1-Kopierprogramm, das jeweils eine komplette Spur in einer einzigen Plattenumdrehung liest beziehungsweise schreibt. Der Befehl macht es dann möglich, unmittelbar an den augenblicklichen Stellen mit in der Spur zu beginnen. Bei den folgenden Befehlen ('Sektor lesen/schreiben') fängt man dann nicht mit Sektor 1 an, sondern mit demjenigen, der gerade vorbeilauft.

### Spur lesen

Der Befehl 'Spur lesen' ermöglicht es, eine komplette Spur in einem Stück transparent (d. h. einschließlich aller Adressmarken, Datenbytes, Prüfsummen, Synchronisationsbytes und Füllbytes) zu lesen. Die Auswertung des Gelesenen ist aber recht kompliziert, insbesondere dadurch, daß einige Bytes 'angeschnitten' sein können. Der Befehl wird im normalen Betrieb nicht benutzt. Er kann Anwendung finden bei Hardware-Tests, beim Überprüfen von Formatierprogrammen oder zur Untersuchung fremder Aufzeichnungsarten.

### Spur formatieren

Der Befehl 'Spur formatieren' formatiert die gesamte Spur, auf der der Kopf gerade steht, indem er sie vollkommen neu mit leeren Sektoren beschreibt. Ein vorheriges Kontroll-Lesen, wie etwa bei 'Sektor schreiben', findet nicht statt. Da man normalerweise die gesamte Platte formatiert und damit löscht, ist das nicht gefährlich. Es ist sogar erwünscht, denn nur so

kann man eine fabrikneue oder fehlerhaft beschriebene Diskette 'auf Vordermann bringen'. Man beginnt dann mit Spur 00 und geht schrittweise mit Hilfe des 'Spur vor'-Befehls weiter, so daß Positionierfehler nicht zu befürchten sind.

Im Gegensatz zu anderen Bausteinen (zum Beispiel  $\mu$ PD 765) ist das Formatieren beim 2797 ziemlich programmaufwendig. Man muß dem Chip als Daten jeweils den kompletten Spurinhalt übergeben. Um diese Daten zusammenzustellen zu können, bedarf es einer genauen Kenntnis der Datenstruktur auf einer Diskette. Es handelt sich dabei um mehrere tausend Bytes (siehe auch unter 'Spur lesen'), nicht etwa nur um Anzahl und Länge der Sektoren. Anders gesagt: Der Baustein 'weiß' gar nicht, wie man eine Platte formatiert. Es wird ihm per Programm mitgeteilt. Der Vorteil dieser Methode ist es, daß der Programmierer freie Hand hat und auch 'ausgefällige' Formate erzeugen kann.

### Probleme ...

Beim Arbeiten mit dem 2797 fallen zwei Probleme auf. Wie schon erwähnt, versucht der Baustein im Fehlerfall fünf Plattenumdrehungen lang, den gewünschten Sektor aufzufinden. Leider muß er aber diese fünf Umdrehungen achtet zeitlich ab, sondern zählt einfach fünf Indexpulse (Eingang IP). Falls nun keine Diskette eingelegt ist, das Signal READY aber trotzdem 'high' ist (Tür kann geschlossen sein, Motor kann laufen), so wartet der 2797 'ewig'. Ein ihm anzulastender Fehler ist das strenggenommen nicht, es stört nur bei einigen 'Sparschaltungen'.

Ein echter Fehler zeigt sich dagegen bei den Befehlen 'Sektor lesen', 'Sektor schreiben' und 'Spur lesen'. Dabei darf man nach der Befehlausgabe zunächst nur die Bits 0 (BUSY) und 1 (Datenanforderung) abfragen. Die übrigen Bits zeigen zu Beginn Fehler an, die nicht aufgetreten sind. Erst nach der Datenanforderung für das allererste Datenbyte (Statusbit 1) oder nach Abbruch des Befehls (Statusbit 0) sollte man die übrigen Statusbits abfragen. Dieser Fehler wirkt sich allerdings nur aus, wenn man den Datentransfer durch Polling abwickelt. □